

168澳洲幸运10开奖历史查询

EMCm7DuGMf9IBRLV

168澳洲幸运10开奖历史查询联发科天玑 9500 曝光：台积电N3P全大核架构，NPU算力约100TOPS

IT之家 4 月 29 日消息，根据 @数码闲聊站 今日爆料，联发科天玑 9500 将采用新一代台积电 3nm 强化工艺 N3P 打造，采用全新全大核架构，包括 1*Travis+3*Alto+4*Gelas。其中，Travis 和 Alto 是 Arm 新一代 X9 系超大核，支持 SME 指令集，Gelas 是新 A7 系大核。

此外，天玑 9500 将集成全新微架构的 Immortalis-Drage GPU，提升光追性能并降低功耗，支持全量 AI；拥有 16MB 的 L3 缓存、10MB SLC，升级 NPU 9.0，预计可提供 100TOPS 算力，并将支持 10667Mbps 的 LPDDR5x 内存 + 四通道 UFS4.1 闪存。

根据之前的爆料，联发科最初计划采用台积电 2nm 工艺制造，但考虑到相关工艺价格高昂，且苹果大幅占用产能，因此联发科出于成本和产能考虑，选择 N3P 工艺制造天玑 9500。

虽然 N3P 的能效可能不如台积电新一代 2nm 制程节点，但仍然比天玑 9400 使用的 N3E 有所改进。此外，天玑 9500 频率最高有望超过 4GHz，IT之家后续将保持关注。

澳洲幸运8大数据分析软件

澳洲幸运5连中计划

澳洲幸运10技巧公式图片

澳洲幸运5官方开奖直播

168澳洲幸运10开奖官网授权

澳洲幸运10精准计划走风冠军位

澳洲10官方精准计划澳洲幸运5稳赢

加导师微信一天赚500

澳洲幸运10用什方法能赢

澳洲10计划预测

七码稳中最简单的方法

数字彩预测免费

幸运168飞艇官方开奖

澳洲幸运十免费计划

澳洲幸运5官网开奖记录168

澳洲幸运10人工在线计划卧不

澳洲幸运10群实力群

澳洲幸运10开奖结果直播官网

澳洲幸运十计划验实冠军